

**DIGITALNA LOGIKA**

**DIGITALNA  
ARITMETIKA**

# Binarno zbrajanje

- binarno zbrajanje

- najjednostavnije

~ zbrajanje *dviju* binarnih znamenki:  
suma *mod 2* : operator  $\oplus$

$$\begin{array}{r} 0 & 0 & 1 & 1 \\ +0 & +1 & +0 & +1 \\ \hline 0 & 1 & 1 & \begin{array}{c} 1 \\ \hline 0 \end{array} \end{array}$$

C: prijenos      S: suma



a	0	1
b	0	1
0	0	1
1	1	10

- rezultat:  $2_{10} = 10_2$   
~ pojava *prijenosa* (engl. carry) na višu bitovnu poziciju
- oznake:  
S : suma, zbroj ; C : prijenos

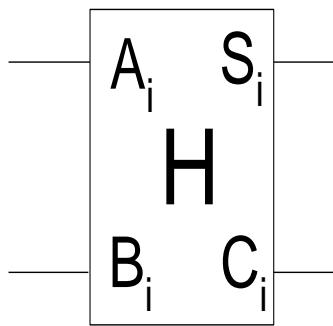
# Binarno zbrajanje

- sve se (aritmetičke) operacije svode na binarno zbrajanje
- **Binarno zbrajanje:**
  - osnovni algoritam: zbrajanje dvaju binarnih znamenki
  - Funkcija zbroja ( $S_i$ ) i prijenosa ( $C_i$ ) [carry]

$A_i$	$B_i$	$2^0$	$2^1$
		$S_i$	$C_i$
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

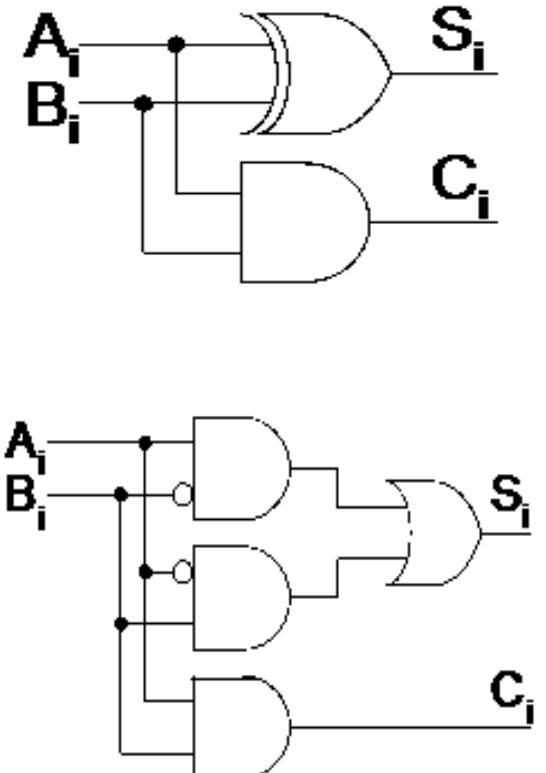
# POLUZBRAJALO

- Sklop za zbrajanje dvaju binarnih znamenki:  
*poluzbrajalo* [half-adder]

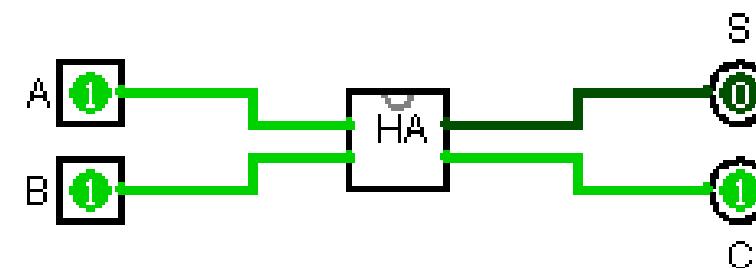
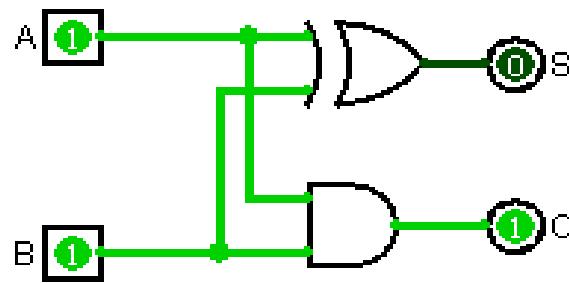


		2 <sup>0</sup> 2 <sup>1</sup>	
A <sub>i</sub>	B <sub>i</sub>	S <sub>i</sub>	C <sub>i</sub>
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

$$\begin{aligned}S_i &= A_i \bar{B}_i + \bar{A}_i B_i \\&= A_i \oplus B_i \\C_i &= A_i \cdot B_i\end{aligned}$$



# POLUZBRAJALO - simulacija



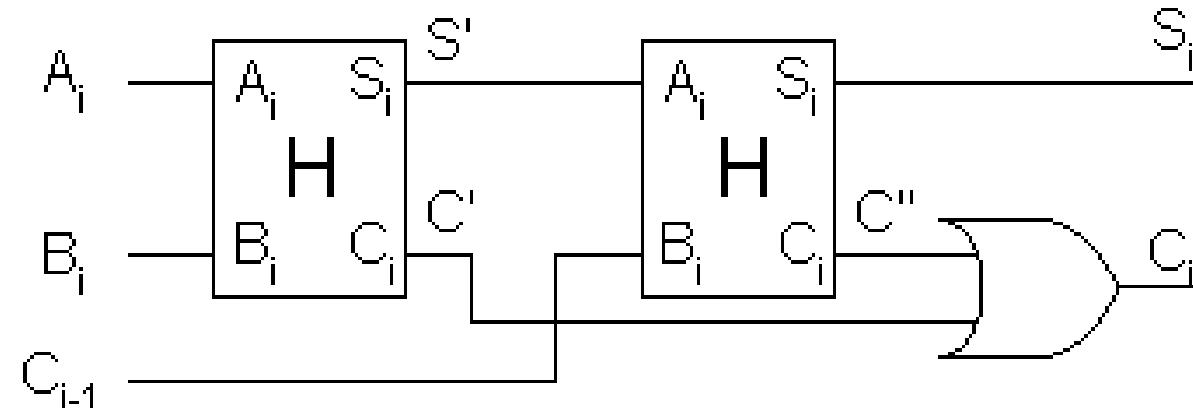
# Zbrajanje triju binarnih znamenki

pribrajanje prijenosa ("treća znamenka") s prethodnog mesta

$A_i$	$B_i$	$C_{i-1}$	$S_i$	$C_i$
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

# Potpuno zbrajalo [full-adder]

- sklop za zbrajanje *triju* binarnih znamenki
- **Izvedba s dva poluzbrajala**



$$S' = A_i \oplus B_i$$

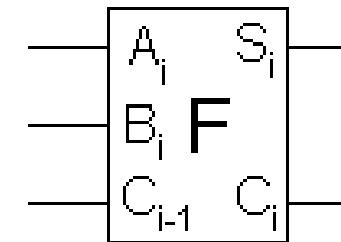
$$C = A_i B_i$$

$$S_i = S' \oplus C_{i-1}$$

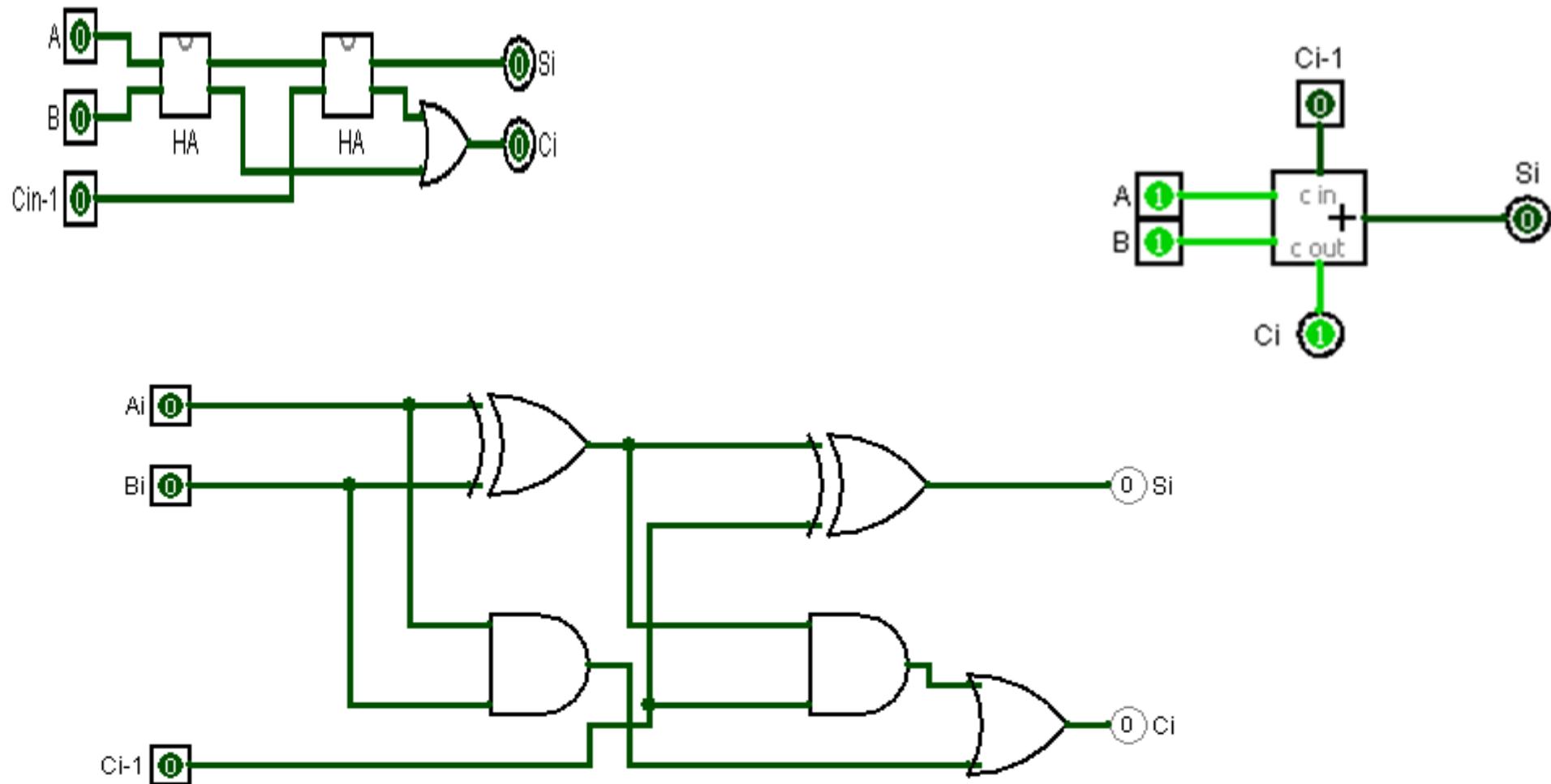
$$S_i = A_i \oplus B_i \oplus C_{i-1}$$

$$C_i = C'' + C$$

$$C_i = (A_i \oplus B_i) \cdot C_{i-1} + A_i B_i$$

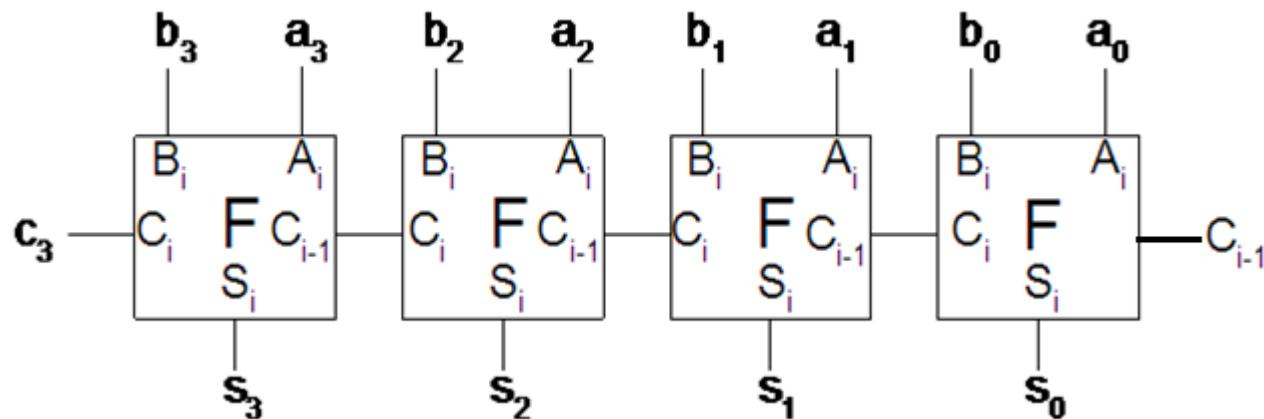


# Potpuno zbrajalo - simulacija



# Zbrajanje višebitnih brojeva

- *Parallelno zbrajanje*
- prijenos se širi "serijski" [ripple carry]
- (zbrajanje  $a_0$  i  $b_0$  se stvarno obavlja potpunim zbrajalom, ali uz  $C_{i-1} = 0$  )



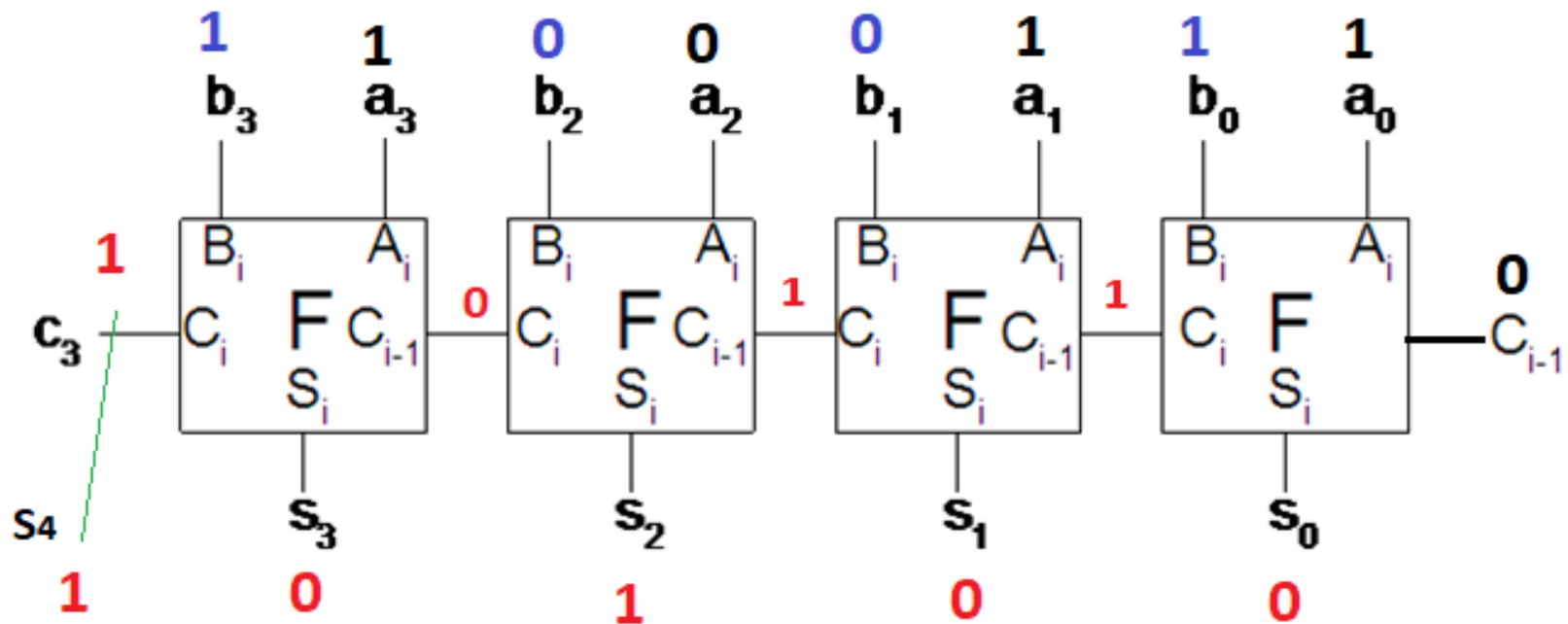
$$\begin{aligned} & a_3 a_2 a_1 a_0 + b_3 b_2 b_1 b_0 \\ &= c_3 s_3 s_2 s_1 s_0 \end{aligned}$$

# Zadatak: Paralelno zbrojiti $11+9$ i prikazati zbrajanje na shemi spoja.

1011-podatak a

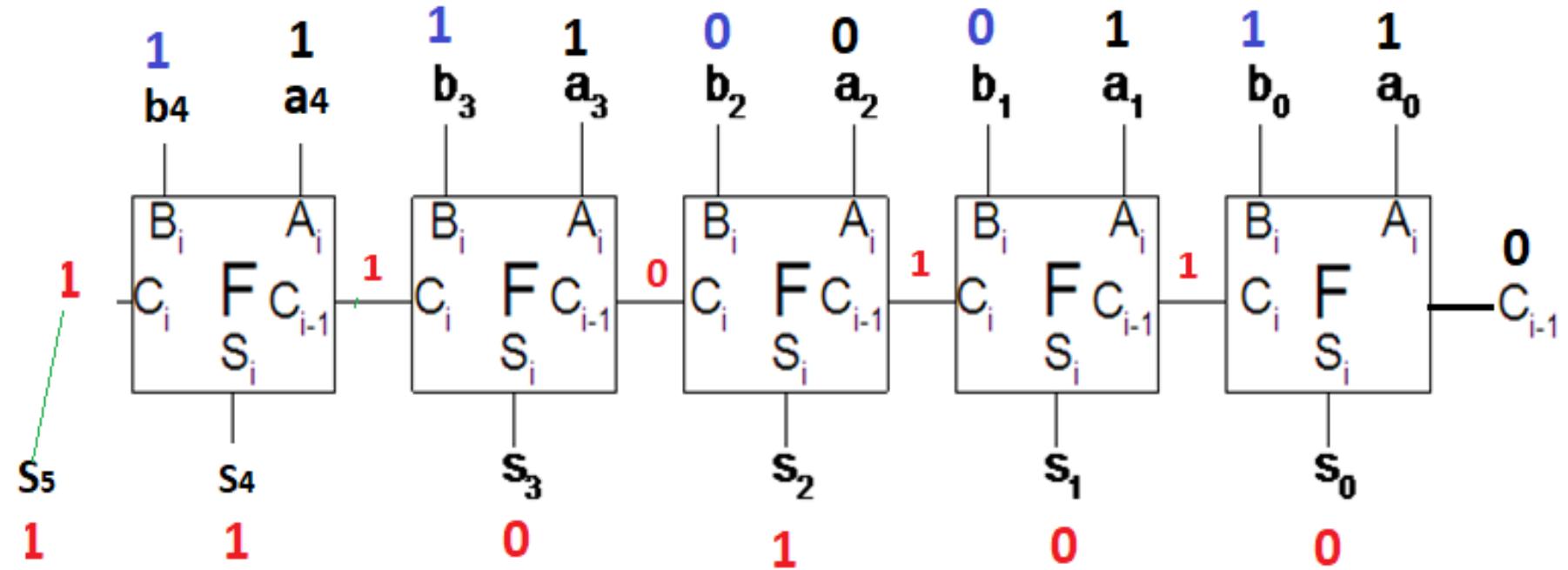
+1001-podatak b

**10100-rješenje**



Zadatak: Paralelno zbrojiti  $27+25$  i prikazati zbrajanje na shemi spoja.

$$\begin{array}{r} 11011\text{-podatak } a \\ + 11001\text{-podatak } b \\ \hline 110100\text{-rješenje} \end{array}$$



# 74LS83A-integrirano zbrajalo

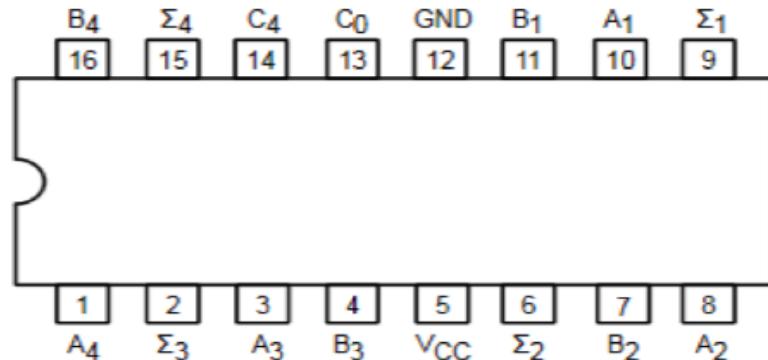
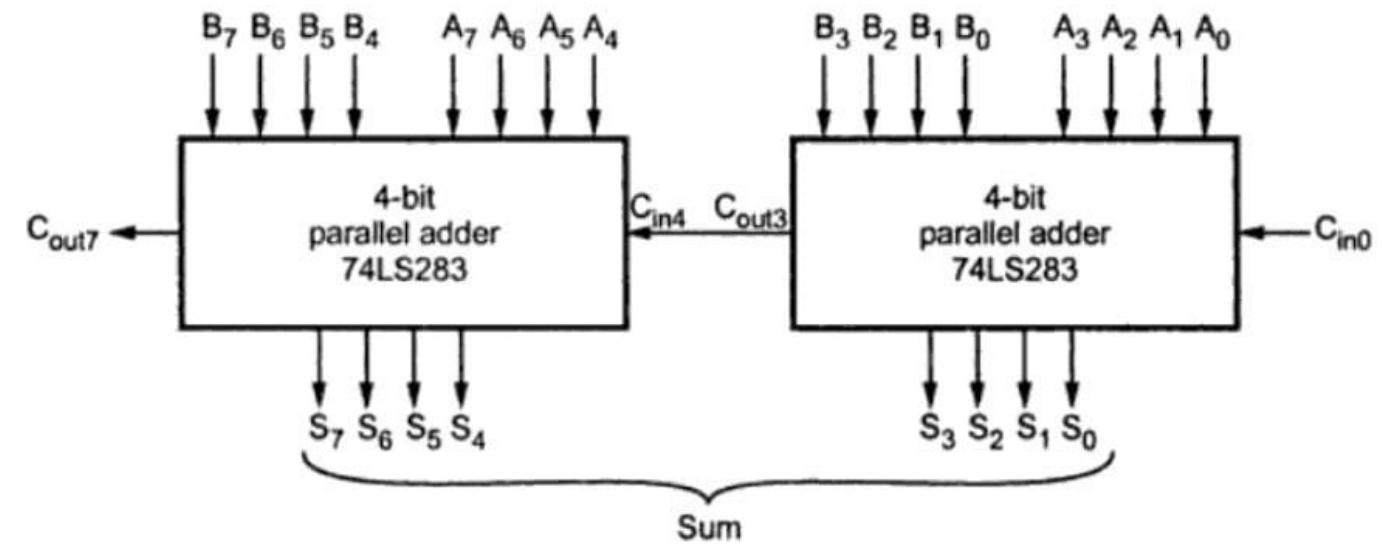
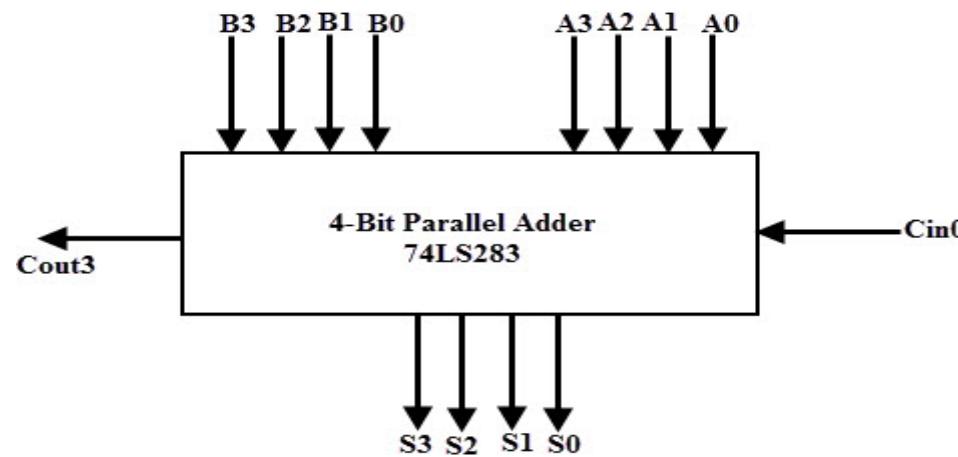
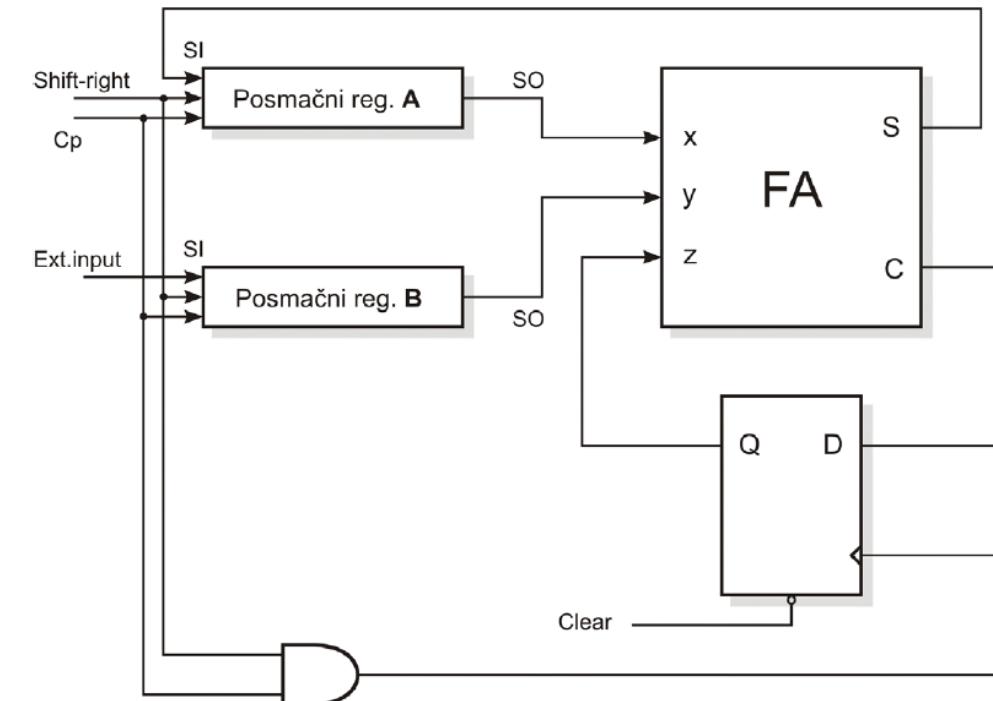
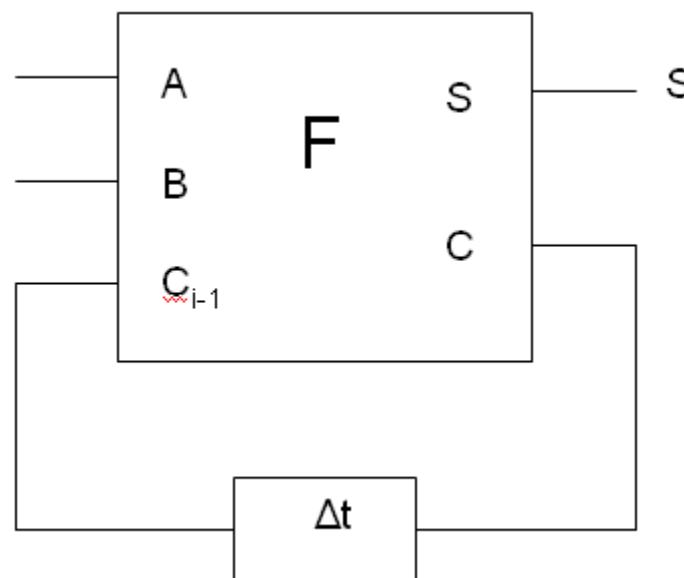


Figure 4. 7483 4-bit binary adder



# Serijsko zbrajalo



S. Ribarić, AIOR

# Binarno oduzimanje

- binarno odbijanje dvaju binarnih *znamenki*:
  - diferencija = minuend – suptrahend

			D = M-S								
minuend	0	1	1	0	-1	0	M	S	D	Z	
suptrahend	-0	-0	-1				0	0	0	0	
	0	1	0				0	1	1	1	$D = M \oplus S$
							1	1	1	0	
							1	0	1	0	
							1	1	0	0	$Z = \overline{MS}$

C: posudba  
D: diferencija

↓

a	0	1	
b	0	0	1
0	11	0	

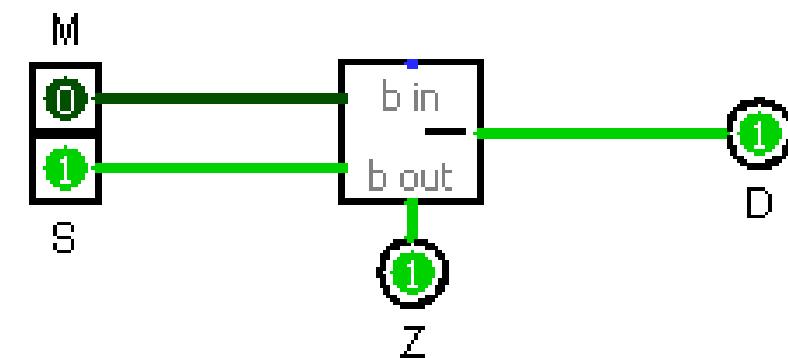
# Binarno oduzimanje

- osnovni algoritam: oduzimanje dvaju binarnih znamenki
- $D = M - S$

M	S	D	Z
0	0	0	0
0	1	1	1
1	0	1	0
1	1	0	0

$$D = M \oplus S$$

$$Z = \overline{MS}$$



# Prikaz relativnih brojeva

- Za prikaz pozitivnih i negativnih brojeva – dodatni bit za predznak
- Pozitivni broj      0
- Negativni broj    1
- Ostali bitovi čine iznos

# Prikaz negativnih brojeva

- Negativni brojevi prikazuju se na tri načina:
- Predznakom i veličinom
- Predznakom i 1-komplementom
- Predznakom i 2-komplementom

# Prikaz brojeva predznakom i veličinom

- Predznak se prikazuje bitom 1, a broj kao veličina u binarnom sustavu
- Primjeri
- $+72 = 01001000 \quad -72 = 11001000$
- $+127 = 01111111 \quad -127 = 11111111$
- $+67 = 01000011 \quad -67 = 11000011$

# Prikaz brojeva predznakom i 1-komplementom

- $+17 = 00010001 \quad -17 = 11101110$
- $+127 = 01111111 \quad -127 = 10000000$
- $+67 = 01000011 \quad -67 = 10111100$
- Jedinični komplement-  
zamjena 0 i 1

# Prikaz brojeva predznakom i 2-komplementom

- $+17 = 00010001$        $-17 = 11101111$
- $+127 = 01111111$        $-127 = 10000001$
- Dvojni komplement-zamjena 0 i 1, te se doda 1 na mjesto najniže težinske vrijednosti

Primjeri:

1. Prikazati broj -5 metodom drugog komplementa kroz 8 bitova: 00000101

11111010

$$\begin{array}{r} + \\ \hline -11111011 \end{array}$$

- $(-128+64+32+16+8+2+1 = -128+123 = -5)$

- 2. Konvertirati broj -118 u notaciju drugog komplementa.

$$\begin{array}{r} \underline{0111\ 0110} & (+118)_{10} \\ 1000\ 1001 & \text{1. komplement} \\ + & 1 \\ \hline 1000\ 1010 & \text{2. komplement} \end{array}$$

# Provjera:

- Dobiveni broj pretvoriti u dekadski s time da najveću težinu prikažemo kao negativni broj
- $1000\ 1010 = -128 + 10 = -118$

- 3. Kako prikazati „pozitivnu“ i „negativnu“ nulu?

- $+0 = 00000000$

- $-0 = 11111111$

- 

- 

- 

$$\begin{array}{r} + \quad \quad \quad 1 \\ \hline \end{array}$$

$$\hline$$

$$00000000$$

4.Koji je dekadski broj zapisan u 8-bitnom registru ako znamo da se radi o zapisu cijelog broja pomoću dvojnog komplementa? 1 | 1 | 1 | 0 | 0 | 1 | 1 | 1

$$11100111_2 = -1 \cdot 2^7 + 1 \cdot 2^6 + 1 \cdot 2^5 + 0 \cdot 2^4 + 0 \cdot 2^3 + 1 \cdot 2^2 + 1 \cdot 2^1 + 1 \cdot 2^0 = -128 + 64 + 32 + 4 + 2 + 1 = -25$$

5.Koji je dekadski broj zapisan u 8-bitnom registru ako znamo da se radi o zapisu cijelog broja pomoću dvojnog komplementa?

0 | 0 | 0 | 1 | 1 | 0 | 0 | 1

$$00011001_2 = 0 \cdot 2^7 + 0 \cdot 2^6 + 0 \cdot 2^5 + 1 \cdot 2^4 + 1 \cdot 2^3 + 0 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 = 0 + 0 + 0 + 16 + 8 + 0 + 0 + 1 = 25$$

Prikazani su sadržaji 8-bitnih registara A i B u kojima su brojevi zapisani metodom dvojnoga komplementa. Koji će biti sadržaj 16-bitnoga registra C ako je u njemu zapisan zbroj sadržaja registara A i B metodom predznaka i absolutne vrijednosti?

1	0	1	1	1	0	1	0
---	---	---	---	---	---	---	---

1	1	0	0	1	0	1	0
---	---	---	---	---	---	---	---

Rješenje:

$$-70 + (-54) = -124$$

1	0	0	0	0	0	0	0	1	1	1	1	1	0	0
---	---	---	---	---	---	---	---	---	---	---	---	---	---	---

**Ako se u memoriju 8-bitnog računala zapisuju podaci metodom drugog komplementa, kako će glasiti zapisani podatak, ako se radi o oduzimanju dva dekadska broja 109 -53?**

- $109-53=56_{(10)}$      $109_{(10)}=01101101_{(2)}$
- $53_{(10)}=00110101_{(2)}$
- $11001010$ -jedinični komplement
- $11001010$  drugi komplement dobijemo dodajući 1 bitu najmanje težine:
- +              1
- ---

$$\begin{array}{r} 11001011_{(2)} \\ + 01101101_{(2)} \\ \hline \end{array}$$

$$100111000_{(2)} = 56_{(10)}$$

# Binarno oduzimanje

- Metodom dvojnog komplementa oduzeti  $57-29=28$

$57=00111001$

$29=00011101$ ---jedinični kompl.= $11100010$

$$\begin{array}{r} \text{dvojni kompl. = } \\ + \hline 11100011 \\ + 00111001 \\ \hline 1 00011100 = 28 \end{array}$$

# Oduzimanje višebitnih brojeva

Oduzmite broj  $19_{10}$  od  $25_{10}$  u binarnom sustavu tehnikom drugog komplementa. n=8

$$25_{10} = 00011001_2$$

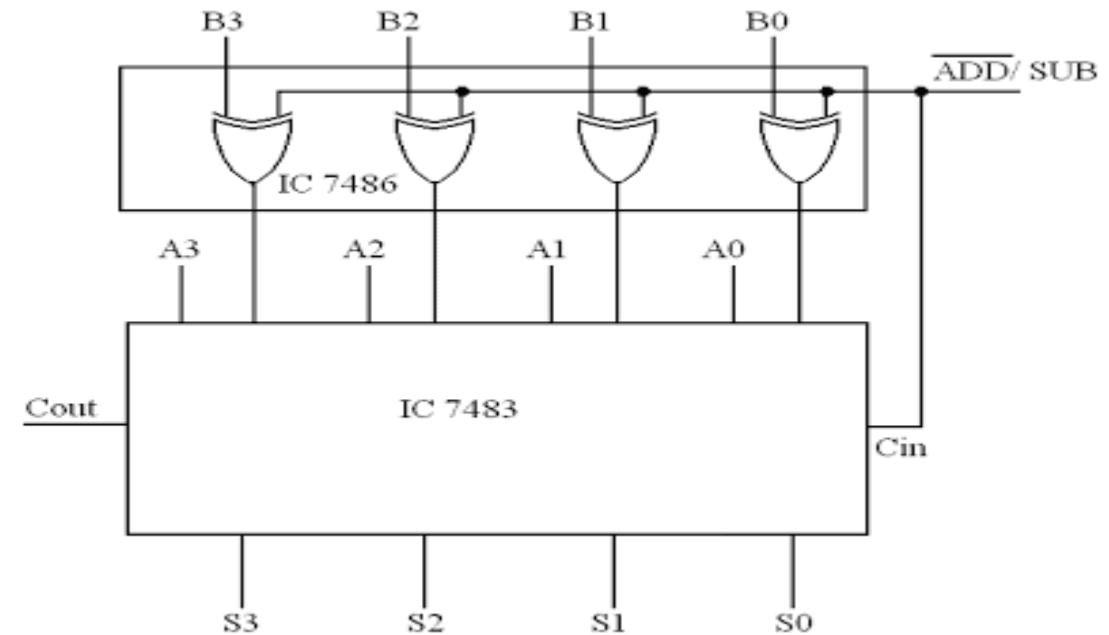
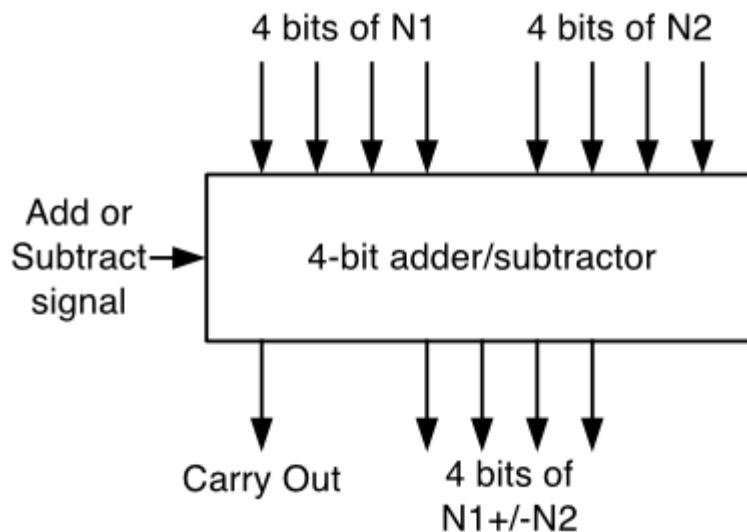
$$19_{10} = 00010011_2$$

drugi komplement od  $19_{10}$  je  $11101101_2$

$$\begin{array}{r} 00011001_2 \\ +11101101_2 \\ \hline \end{array}$$

$$\textcolor{red}{100000110}_2 = 6_{10}$$

# Sklop za zbrajanje/oduzimanje



## Oduzimanje pomoću sklopa za zbrajanje:

Tablica stanja sklopa EX ILI

ulazi		izlaz
OP	B <sub>n</sub>	Y
0	0	0
0	1	1
1	0	1
1	1	0

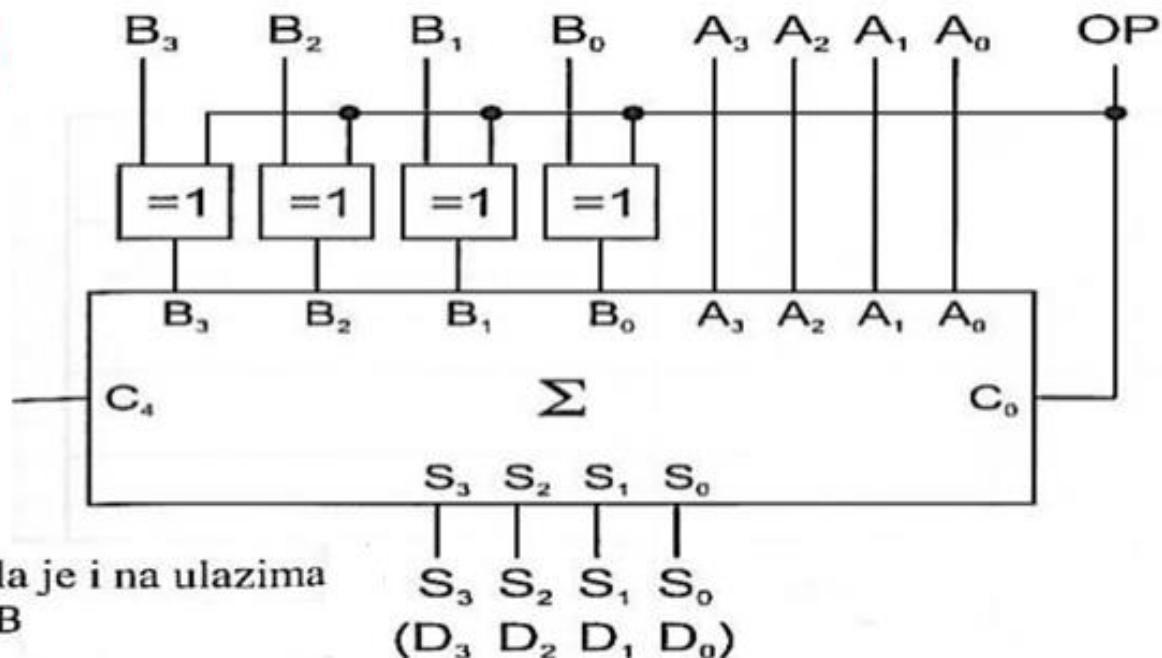
Ako je na ulazu za izbor operacije OP logička nula, nula je i na ulazima sklopova EX ILI i bitovi podatka  $B$  prolaze na ulaze B zbrajala i sklop zbraja brojeve  $A$  i  $B$ :

$$S = A + B.$$

Ako je na ulazu za izbor operacije OP logička jedinica, jedinica je i na ulazima sklopova EX ILI i bitovi podatka  $B$  prolaze komplementirani na ulaze B zbrajala, preko ulaza prijenosa dodaje se

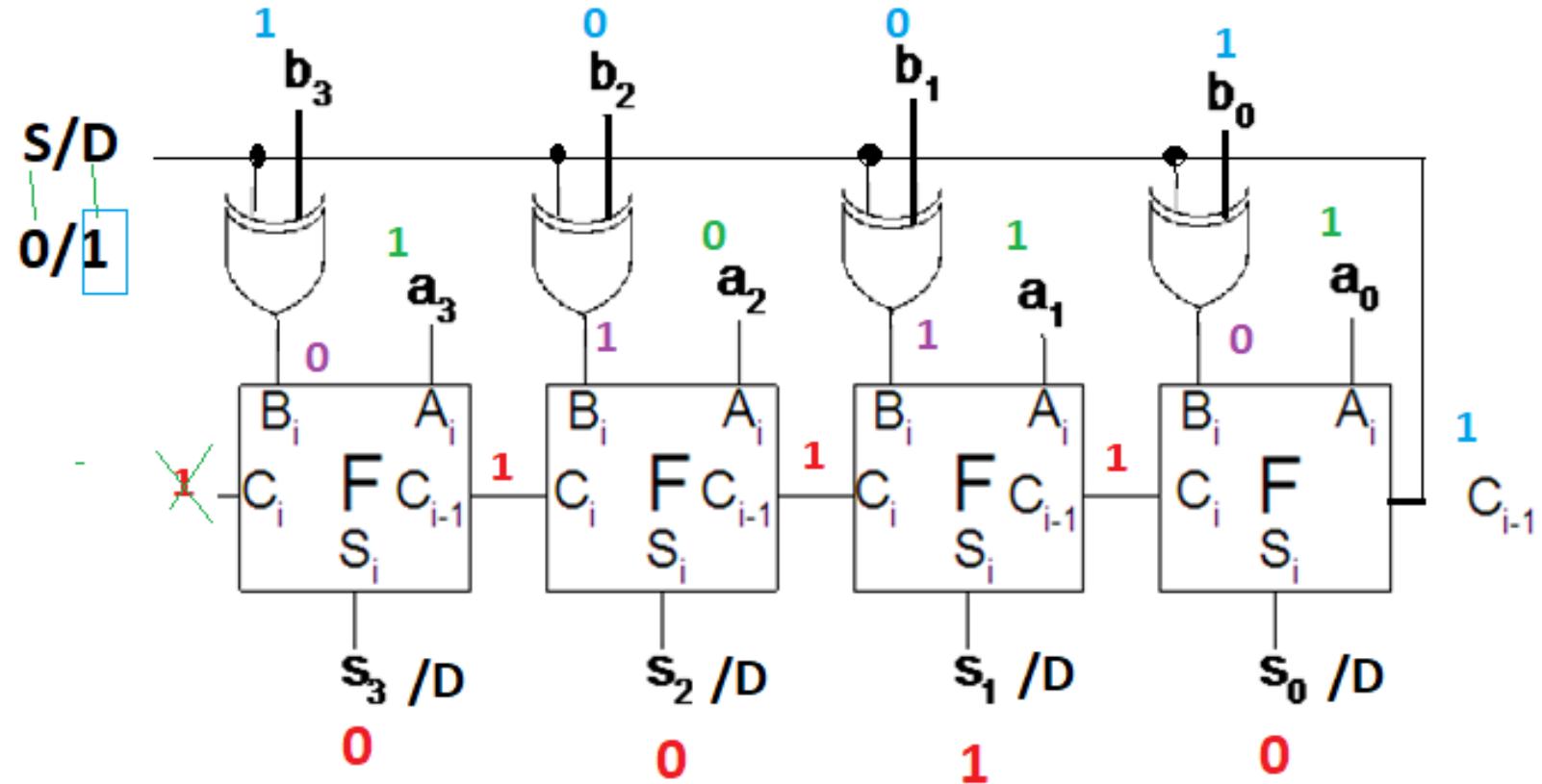
jedinica i sklop broju  $A$  pribraja 2. komplement broja  $B$ , odnosno sklop od broja  $A$  oduzima broj  $B$ :

$$D = A + (-B) = A - B.$$



**Zadatak: Na sklopu za paralelno zbrajanje/oduzimanje  
oduzeti 11- 9 i prikazati oduzimanje na shemi spoja.**

$$\begin{array}{r}
 \text{1011-podatak a} \\
 - \quad \underline{\text{1001-podatak b}} \\
 \hline
 0110 \text{ jedinični komplement} \\
 \\ 
 \frac{1}{0111} \text{ drugi komplement} \\
 + \quad \underline{1011 \text{ podatak a}} \\
 \hline
 \text{X} \text{ 0010 -rješenje}
 \end{array}$$



# Binarno množenje

Množenje dva bita:

- $P=AB$

A	B	P
0	0	0
0	1	0
1	0	0
1	1	1

# Binarno množenje

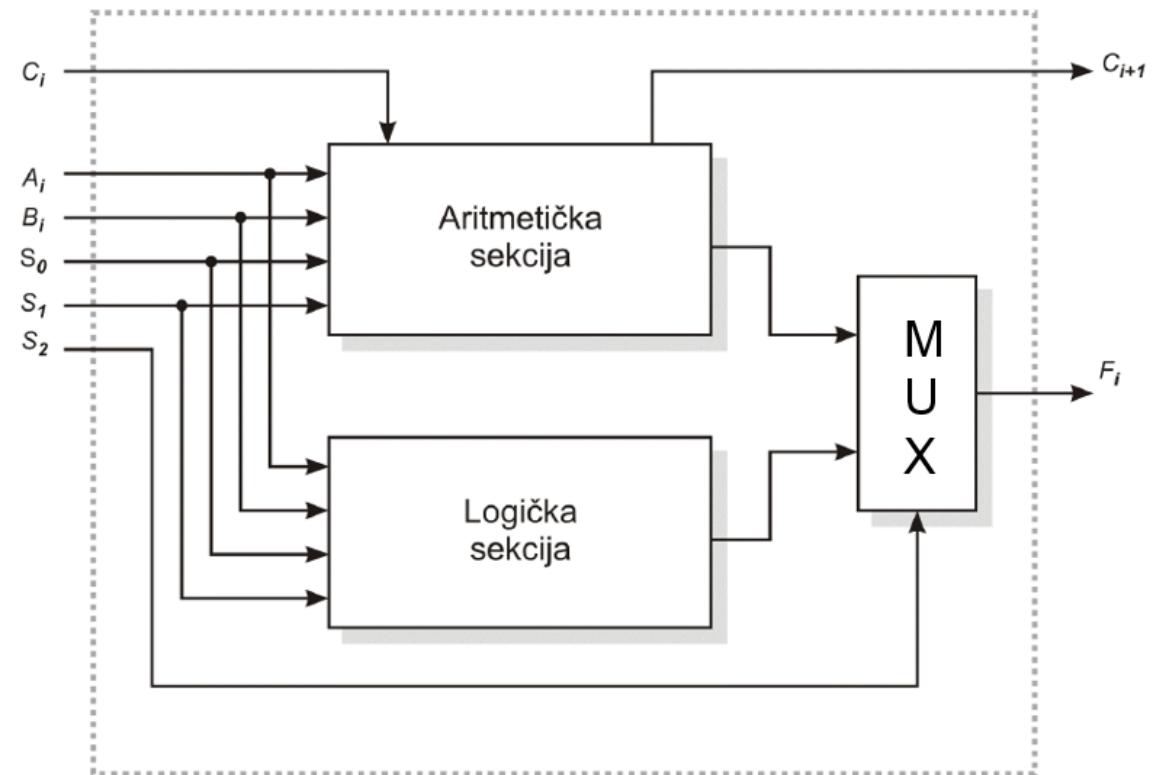
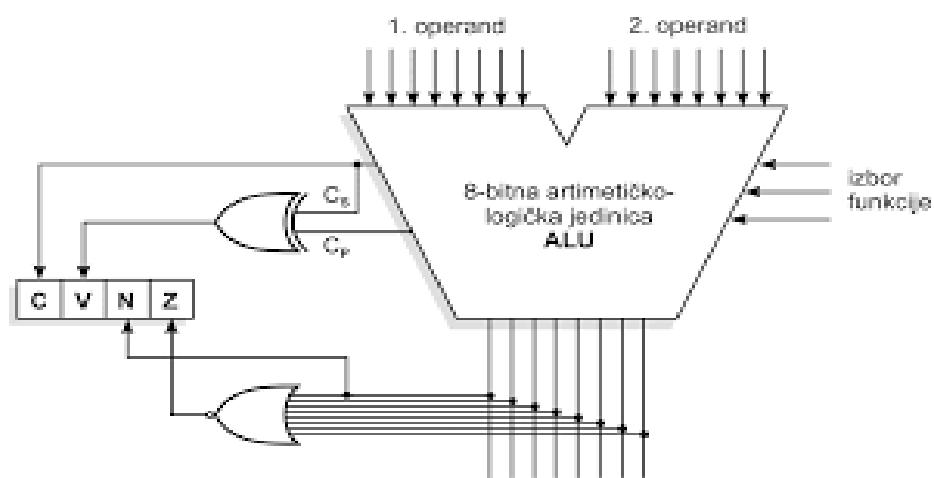
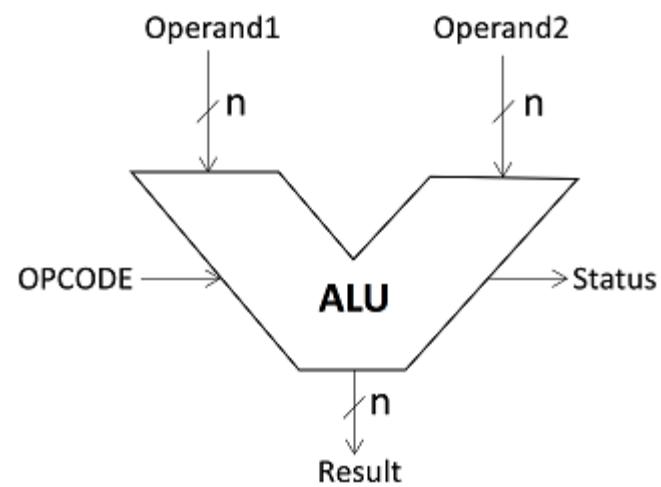
$$\begin{array}{r} \cdot \quad \quad \quad 1011 * 1001 = \\ \hline 1011 \\ 0000 \\ 0000 \\ + \quad \quad \quad 1011 \\ \hline 1100011 \end{array}$$

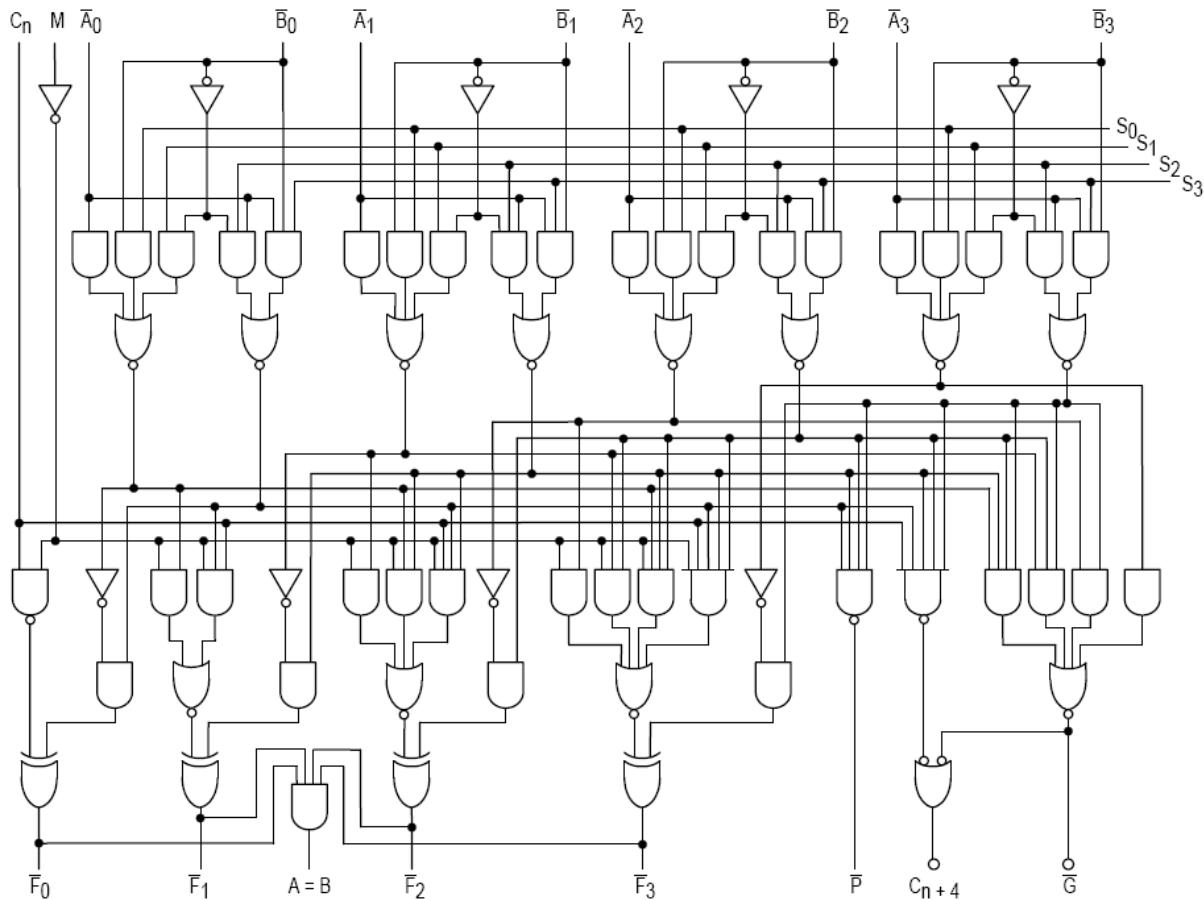
$$\begin{array}{r} \textcolor{blue}{110} * \textcolor{blue}{100} \\ \hline \textcolor{blue}{110} \\ \textcolor{black}{000} \\ + \quad \quad \quad \textcolor{blue}{000} \\ \hline \textcolor{blue}{11000} \end{array}$$

# Arimetičko-logička jedinica

- **Aritmetičko-logička jedinica** (ALU - arithmetic and logic unit) je elektronički sklop koji vrši osnovne arimetičke radnje (zbrajanje, oduzimanje i dr.), logičke operacije (I, ILI, NE) i uspoređivanje, npr. podudara li se sadržaj dva bajta. ALU je osnovna građevna jedinica svakog računala, i prvi ga je kao funkcionalnu jedinicu opisao John von Neumann 1946. godine. ALU je sastavni dio mikroprocesora, grafičkih procesnih jedinica, te mnogih drugih sklopova koji imaju funkcije bilo arimetičke ili logičke prirode. ALU se sastoji od kombinacijskih sklopova koji uzima ulazne podatke; operande te izbor operacije i izlazne podatke: rezultat operacije i status operacije.

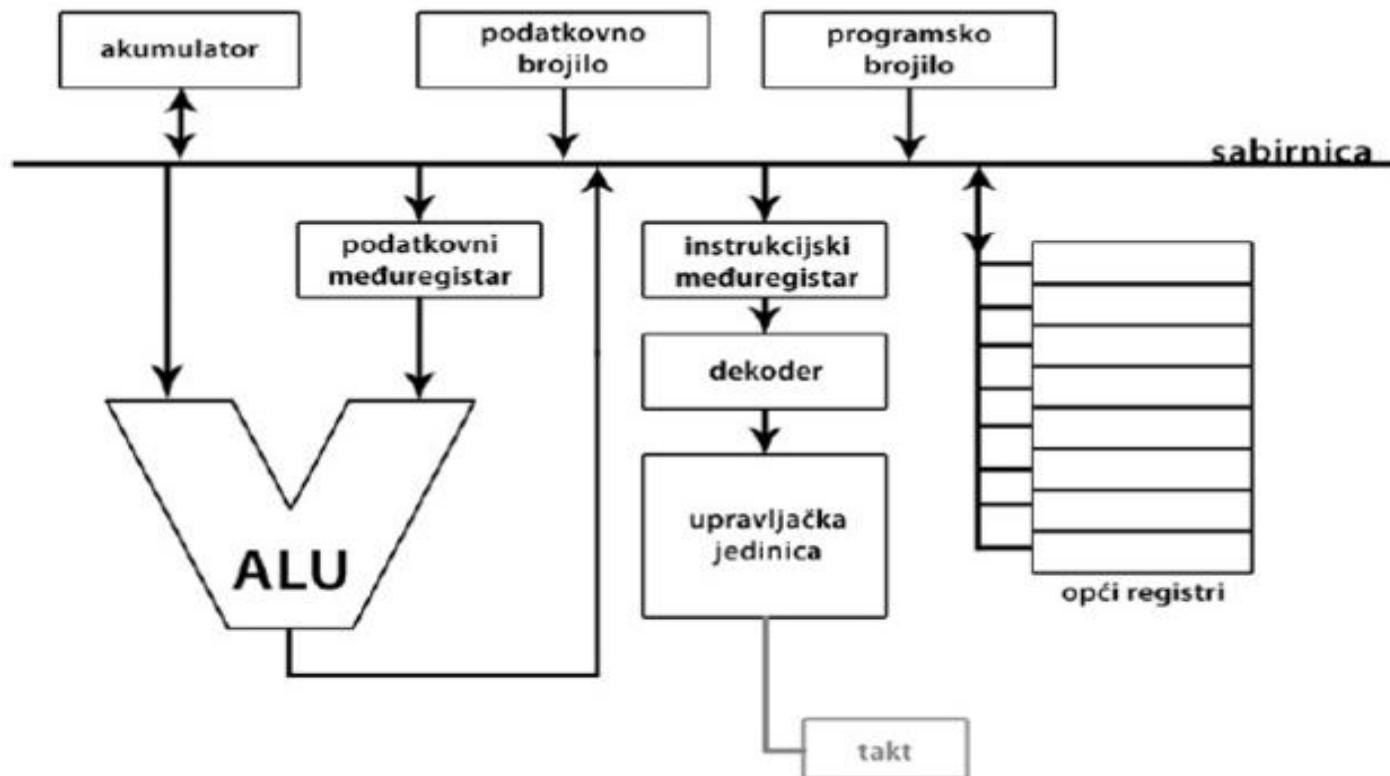
- ALU je izrađen kao kombinacijski sklop čiji izlazni podatci se mijenjaju asinkrono s obzirom na ulazne podatke. Zbog svog asinkronog rada ALU je potrebno da prođe neko vremensko razdoblje prije nego što se stabilizira izlaz na osnovu postavljenih ulaznih signala.

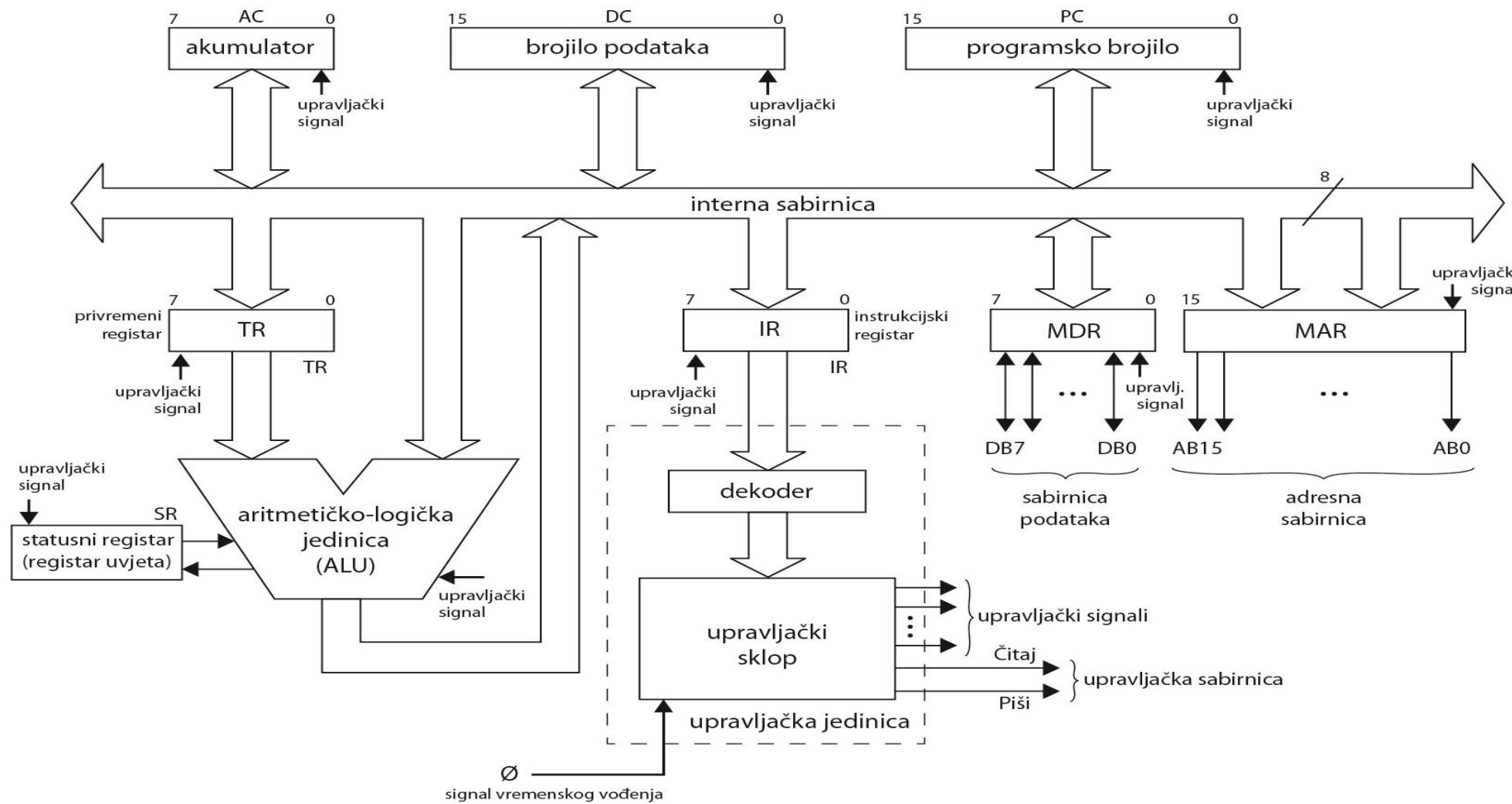




# Mikroračunala i mikroupravljači

- Pojednostavljeni prikaz mikroprocesora
- Faze izvođenja instrukcije





# Zadaci za vježbu

- 1. Nacrtati shemu sklopa za zbrajanje brojeva 23 i 17, te na shemi objasniti način zbrajanja.
- 2. Nacrtati shemu sklopa za oduzimanje brojeva 29 i 15 , te na shemi objasniti način oduzimanja.
- 3. Metodom drugog komplementa oduzeti: a) 105-67; b) 69-75
- 4. Metodom 2-komplementa prikazati dekadski broj -75 kroz jedan bajt.
- 5. Metodom 1-komplementa prikazati dekadski broj -87 kroz jedan bajt.